



```

77777777 999999 000000 DDDDDDDD EEEEEEEEE FFFFFFFF
77777777 999999 000000 DDDDDDDD EEEEEEEEE FFFFFFFF
      77 99 99 00 00 DD DD EE FF
      77 99 99 00 00 DD DD EE FF
      77 99 99 00 0000 DD DD EE FF
      77 99 99 00 0000 DD DD EE FF
      77 99999999 00 00 00 DD DD EEEEEEE FFFFFFFF
      77 99999999 00 00 00 DD DD EEEEEEE FFFFFFFF
      77 99 0000 00 DD DD EE FF
      77 99 0000 00 DD DD EE FF
      77 99 00 00 DD DD EE FF
      77 99 00 00 DD DD EE FF
      77 99 00 00 DD DD EE FF
      77 999999 000000 DDDDDDDD EEEEEEEEE FF
      77 999999 000000 DDDDDDDD EEEEEEEEE FF
      .....
```

```

MM MM DDDDDDDD LL
MM MM DDDDDDDD LL
MMMM MMMM DD DD LL
MMMM MMMM DD DD LL
MM MM MM DD DD LL
MM MM MM DD DD LL
MM MM MM DD DD LL
MM MM MM DD DD LL
MM MM MM DD DD LL
MM MM MM DD DD LL
MM MM MM DD DD LL
MM MM DDDDDDDD LLLLLLLLLL
MM MM DDDDDDDD LLLLLLLLLL
```

.TITLE 790DEF -- 11/790 macro definitions

Version: 'V04-000'

```

*****
* COPYRIGHT (c) 1978, 1980, 1982, 1984 BY
* DIGITAL EQUIPMENT CORPORATION, MAYNARD, MASSACHUSETTS.
* ALL RIGHTS RESERVED.

```

```

* THIS SOFTWARE IS FURNISHED UNDER A LICENSE AND MAY BE USED AND COPIED
* ONLY IN ACCORDANCE WITH THE TERMS OF SUCH LICENSE AND WITH THE
* INCLUSION OF THE ABOVE COPYRIGHT NOTICE. THIS SOFTWARE OR ANY OTHER
* COPIES THEREOF MAY NOT BE PROVIDED OR OTHERWISE MADE AVAILABLE TO ANY
* OTHER PERSON. NO TITLE TO AND OWNERSHIP OF THE SOFTWARE IS HEREBY
* TRANSFERRED.

```

```

* THE INFORMATION IN THIS SOFTWARE IS SUBJECT TO CHANGE WITHOUT NOTICE
* AND SHOULD NOT BE CONSTRUED AS A COMMITMENT BY DIGITAL EQUIPMENT
* CORPORATION.

```

```

* DIGITAL ASSUMES NO RESPONSIBILITY FOR THE USE OR RELIABILITY OF ITS
* SOFTWARE ON EQUIPMENT WHICH IS NOT SUPPLIED BY DIGITAL.
*****

```

++

FACILITY: VAX/VMS CPU-dependent Code Macro Libraries

ABSTRACT:

This file contains the MDL source for 11/790-specific macro definitions.

ENVIRONMENT:

n/a

--

AUTHOR: Trudy C. Matthews      CREATION DATE: 23-Jul-1982

MODIFIED BY:

- V03-010 WMC0004      Wayne Cardoza      08-Jul-1984  
Assorted spec changes (VENREG82)
- V03-009 TCM0007      Trudy C. Matthews      04-Apr-1984  
New values for symbols STXCS\$C\_READP and STXCS\$C\_WRITEP.
- V03-008 TCM0006      Trudy C. Matthews      02-Jun-1983  
Update register definitions according to latest spec (VENREG80).

V03-007 TCM0005 Trudy C. Matthews 27-Apr-1983  
Add symbols STXCSSC\_READP and STXCSSC\_WRITEP (read and  
write physical block).

V03-006 TCM0004 Trudy C. Matthews 15-Dec-1982  
Correct definition of MERG register.

V03-005 TCM0003 Trudy C. Matthews 1-Dec-1982  
Add \$STXCDEF and \$STXDBDEF.

V03-004 WMC0002 Wayne Cardoza 16-Nov-1982  
Fix error in cache sweep register.

V03-003 WMC0001 Wayne Cardoza 05-Nov-1982  
Add missing mask bit definitions.

V03-002 TCM0002 Trudy C. Matthews 20-Oct-1982  
Added \$MDCTL register definitions.

V03-001 TCM0001 Trudy C. Matthews 11-Aug-1982  
Add SBIA\$V\_TYPE and SBIA\$V\_REV fields to \$SBIADEF.

```
;++  
: PAMM - Physical Address Memory Map bit and field definitions for 11/790  
: (IPRs 40 (PAMM access register) and 41 (PAMM location register))  
:--
```

```
$STRUCT PAMM ;11/790 Physical Address Memory Map  
V <M  
  CODE,4 ; PAMM type code  
  CACHE,1 ; Cache disable bit  
  ,15 ; MBZ  
  PAMADD,10 ; PAMM physical address field  
  ,2 ; MBZ  
>  
C <PAMM, $C ;Configuration field bit definitions  
  MEM0,0 ;Internal array slot 0  
  MEM1,1 ;internal array slot 1, etc.  
  MEM2,2  
  MEM3,3  
  MEM4,4  
  MEM5,5  
  MEM6,6  
  MEM7,7  
  IOA0,8 ;ABUS I/O Adapter 0  
  IOA1,9 ;ABUS I/O Adapter 1  
  IOA2,10 ;ABUS I/O Adapter 2  
  IOA3,11 ;ABUS I/O Adapter 3  
  NEXM,15 ;Non existant memory  
>  
E
```



```

:++
:
:--
:
MDCTL - Memory Data Control Register (IPR 45)
$STRUCT MDCTL
V <M
  LNGPER,4      ; Generate longword parity error.
  4
  CHPERR,1      ; Enable cache byte parity error.
  INVREG,1      ; Enable invert register.
  DISECC,1      ; Disable ECC correction on data.
  INHBAD,1      ; Inhibit bad data flag.
  ABUSPE,1      ; Enable ABUS longword parity error.
  CHKREAD,1     ; Read check bits from selected cache rams.
  INHDPE,1     ; Inhibit data parity error check.
>
E
```

++  
: ACCS -- Accelerator Control and Status Register (IPR 4B)  
--

```
$STRUCT ACCS ; Floating point accelerator register  
V <M  
TYPE,8 ; Signals presence and type of acc.  
7  
ENABLE,1 ; Enable FP acceleration  
REV,8 ; Revision level of VENUS FBOX  
>
```

E



:+  
: CRBT -- Console reboot register (IPR 48)  
:--

```
$STRUCT CRBT
F      ADDRESS,B      ; Console address used to force reboot
F      CODE,B         ; Reboot code
E
```

```
;++  
: MENA -- M-box error report enable register (IPR 44)  
:--
```

```
$STRUCT MENA
```

```
V<M
```

```
CHDATPEBW,1 : Cache byte write data parity error  
 2 : MBZ  
CHDATPENBW,1 : Cache non byte write data parity error  
WBYTEPE,4 : Write byte parity error mask  
TBTAGPE,1 : TB tag parity error  
PTEAPE,1 : PTE A parity error  
PTEBPE,1 : PTE B parity error  
TBVALID,1 : TB valid error  
 7 : MBZ  
ABUSAPE,1 : ABUS address parity error  
ABUSCPE,1 : ABUS control parity error  
ABUSDPE,1 : ABUS data parity error  
CPRAPE,1 : CPR A parity error  
CPRBPE,1 : CPR B parity error  
 8 : MBZ  
>
```

```
E
```

```

:++
: MDECC -- Memory data ECC error status register (IPR 43)
:--
$STRUCT MDECC
V<M
    DIAG,8           ; Diagnostic control bits
    1
    SYNDROME,6       ; Syndrome for error
    DLWP,1           ; Data longword parity is inverted
    2
    DAPE,1           ; Data address parity error
    RDS,1            ; Multiple-bit data error
    CRD,1            ; Single-bit data error
    BDE,1            ; Known bad data written
    MULT,1           ; Multiple memory errors occurred
>
E
```

```
:-+
: MERG -- Memory Error Register (IPR 47)
:--
```

```
$STRUCT MERG
```

```
V<M
```

```
DIAG,8
```

```
MME,1
```

```
1
```

```
INHCRD,1
```

```
ABUSEVEN,1
```

```
INHDMA,1
```

```
: Diagnostic bits
: Memory management enable
: MBZ
: Inhibit corrected error reporting
: Generate ABUS command w/ even parity
: Inhibit DMA requests from SBIA
```

```
>
E
```

```
:**  
: EHSR -- Error Handling Status Register (IPR 4A)  
:--
```

```
$STRUCT EHSR  
V<M
```

```
IBOXGPR,1 : Error in IBOX register RAMs  
EBOXA,1 : Error in A side of EBOX scratchpad  
EBOXB,1 : Error in B side of EBOX scratchpad  
FBOXGPR,1 : Error in FBOX register RAMs  
FBOXERR,1 : Error in FBOX hardware  
VMS,1 : "VMS mcheck module entered" flag  
EHM,1 : Error Handling Microcode entered flag  
MBOXERR,1 : Error in MBOX hardware  
DIAGFLT,1 : Mcheck caused by fault insertion  
.16  
AUTOSHUT,1 : Severe error detected by error microcode  
MEARSAV,1 : Means something to microcode  
ICS,1 : Error in IBOX control store  
IDRAM,1 : Error in IBOX data RAM  
FDRAM,1 : Error in FBOX data RAM  
FBACS,1 : Error in FBOX adder control store  
FBMCS,1 : Error in FBOX multiplier control store
```

```
>  
E
```

```
++
: IBESR -- IBOX Error Status Register (internal)
--
```

```
$STRUCT IBESR
V<M
```

```
    .8
    UOP_SEL,3      : Specifies OP-bus data source
    UTPR,3        : Specifies which port cause u-trap
    7
    ICSPE,1       : IBOX control store parity error
    DRAMPE,1      : IBOX data RAM parity error
    IAMUXPE,1     : IBOX AMUX parity error
    RLOGPE,1      : Parity error in register log
    IBUFPE,1      : Instruction buffer parity error
    IBMUXPE,1     : IBOX BMUX parity error
    RSV,1         : Reserved mode
    IWBUSPE,1     : WBUS parity error detected by IBOX
    IAMUXEC,2     : ?
```

```
>
E
```

```

:++
: EDPSR -- EBOX Data path status register (internal)
:--

```

```

$STRUCT EDPSR
V<M

```

```

BRAM,1      ; Scratchpad RAM to BMUX parity error
AWBUS,1     ; WBUS to AMUX parity error
ARAM,1      ; Scratchpad RAM to AMUX parity error
OPER,1      ; Operand parity error
.1          ; MBZ
RSLT,1     ; Result parity error
BOPBUS,1    ; OPbus to BMUX parity error
BWBUS,1     ; WBUS to BMUX parity error
EDPMISC,1   ; Miscellaneous source parity error
.2
WREG,1      ; W-register parity error
VMQBYTE,4   ; Which byte of EDP VMQ contains error
.8
AMXBYTE,4   ; Which byte of EDP AMUX contains error
BMXBYTE,4   ; Which byte of EDP BMUX contains error

```

```

>
E

```

```
:++  
: MSTAT2 -- MBOX Status Register  
:--
```

```
$STRUCT MSTAT2
```

```
V<M
```

```
ACRPE,1      : Access control RAM parity error  
MBXLCK,1     : Error occurred during MBOX lock  
IOBUFF,1     : CP buff error on I/O request  
NXM,1        : Non-existent memory error  
CACHEW,1     : "Cache written" bit  
CTAGW,1      : Cache error in written bit of tag  
CTAG,1       : Cache tag parity error  
MUL1,1       : Multiple error flag  
SBIADG,8     : Diagnostic status from SBIA
```

```
>  
E
```



```
:++
: CSHCTL -- Cache state register
:--
```

```
$STRUCT CSHCTL
```

```
V<M
```

```
COENA,1      : Cache 0 Enable
CIENA,1      : Cache 1 Enable
FRCHIT,1     : Force cache hit
FRCMIS,1     : Force cache miss
```

```
>
```

```
E
```

```
:++
: CSES -- Console control store correction status
:--
```

```
$STRUCT CSES
```

```
V<M
```

```
CODE,3       : Code identifying CS to correct
              5
CSYN,8       : Control store syndrome
CSADDR,13    : Control store address
              2
CORR,1       : MBZ
              : Console has corrected the error
```

```
>
```

```
E
```

:++  
: CSLSR -- Console state and error register  
:--

\$STRUCT CSLSR

V<M

STATUS,16  
SYND,16

: Console status  
: Console RAM error syndrome

>  
E

```

:++
: 11/790 Synchronous Backplane Interconnect Adapter register definitions
:--

```

```

$STRUCT SBIA :11/790 SBI ADAPTER
F CR,L :CONFIGURATION REGISTER
V <M
REV,4 : ADAPTER REVISION LEVEL
TYPE,4 : ADAPTER TYPE CODE FIELD
,12
MEMSEP,10 :MEMORY SEPARATOR
>
F CSR,L :CONTROL/STATUS REGISTER
V <M
,24
TRSEL1,1 :DMA TR SELECT 1
TRSEL2,1 :DMA TR SELECT 2
TRSEL4,1 :DMA TR SELECT 4
TRSEL8,1 :DMA TR SELECT 8
,1
CI,1 : Enable SBI Cycles In
CO,1 : Enable SBI Cycles Out
MIE,1 : Master interrupt enable
>
F SUMRY,L : Error summary register
V <M
IIE,3 : IOA detected parity error on DMAI
DIT,1 : DMA Interlock Timeout
IAE,3 : IOA detected parity error on DMAA
,1
IBE,3 : IOA detected parity error on DMAB
,1
ICE,3 : IOA detected parity error on DMAC
,1
MCE,1 : Multiple CPU error
,1
IME,1 : IOA State Machine Parity Error
CAE,1 : Command address error
AE,1 : Address error on CPU transaction
RCP,1 : Register Control parity error
ADP,1 : Register address/data parity error
BEL,1 : CPU buffer error lock
,2
CMDLEN,2 : ABUS command length
CMDCOD,4 : ABUS command code
>
F DIAGNOS,L : Diagnostic control
V <M
,1
FSP,1 : Force state machine parity error
LBM,1 : Force loop back mode
FQD,1 : Force quad data
DCP,1 : Disable control parity
DAD,1 : Disable address/data parity
,10
DMAIBSY,1 : Force DMAI busy

```

```

DMAABSY,1      ; Force DMAA busy
DMABBSY,1      ; Force DMAB busy
DMACBSY,1      ; Force DMAC busy
>
F DMAICA,L     ;DMAI COMMAND ADDRESS REGISTER
F DMAIID,L     ;DMAI ID REGISTER
V <
IID,5,,M      ;ID
>
F DMAACA,L     ;DMAA COMMAND ADDRESS REGISTER
F DMAAID,L     ;DMAA ID REGISTER
V <
AID,5,,M      ;ID
>
F DMABCA,L     ;DMAB COMMAND ADDRESS REGISTER
F DMABID,L     ;DMAB ID REGISTER
V <
BID,5,,M      ;ID
>
F DMACCA,L     ;DMAC COMMAND ADDRESS REGISTER
F DMACID,L     ;DMAC ID REGISTER
V <
CID,5,,M      ;ID
>
F SBISILO,L    ; SBI silo register
F SBIERR,L     ; SBI error register
V <M
.8
ERRCONF,1     ; Error confirmation
.1
CTS,2         ; CPU timeout status
CTO,1         ; CPU timeout
>
F TMOADDRS,L  ; SBI timeout address
V <M
SBIA_ADR,28   ; Physical address
>
F SBISTS,L    ; SBI fault status
V <M
.16
SLOLCK,1     ; Silo lock
FAULT,1      ; SBI fault signal
FIE,1        ; Fault interrupt enable
FLTLA,1      ; Fault latch
.2
POPTY,1      ; P0 parity error
P1PTY,1      ; P1 parity error
.2
XMTR,1       ; Transmitted during fault
MLTPL,1      ; Multiple transmit fault
ISF,1        ; Interlock sequence fault
RDF,1        ; Unexpected read data fault
WSF,1        ; Write sequence fault
PTYFLT,1     ; Parity fault
>
F SILOCMP,L   ;SBI SILO COMPARATOR

```

F MAINT,L  
F UNJAM,L  
F SBIQC,L  
E

;SBI MAINTENANCE REG  
;SBI UNJAM REGISTER  
;SBI QUAD CLEAR

CL  
~~~~~

STXCS -- Console storage control and status register definitions.

\$STRUCT STXCS

VCM

```
    FUNC,4      ; Function.
    2           ; MBZ
    IE,1        ; Interrupt enable.
    READY,1     ; Ready bit.
    LBN,16      ; Logical block number of current xfer.
    STATUS,8    ; Status.
```

>

Function codes.

```
C    NOP,0      ; No operation.
C    WRITEP,5   ; Write physical block.
C    READP,6    ; Read physical block.
```

Function/status codes.

```
C    ABORT,3    ; Abort current transfer/transfer aborted.
C    DEVSTAT,4 ; Read device status/status returned.
```

Status codes.

```
C    COMPLT,1   ; Transaction complete.
C    CONT,2     ; Continue transaction.
C    HNDERR,128 ; Handshake error during transaction.
C    HWERR,129 ; Hardware error during transaction.
E
```

:++  
: STXDB -- Console storage data byte register.  
:--

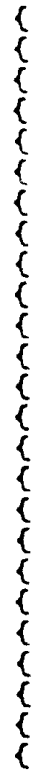
\$STRUCT STXDB

V<M

DATA,16

; Word of data.

>  
E







|      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |      |
|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|
| 0391 | 0392 | 0393 | 0394 | 0395 | 0396 | 0397 | 0398 | 0399 | 0400 | 0401 | 0402 | 0403 | 0404 | 0405 | 0406 | 0407 | 0408 | 0409 | 0410 | 0411 | 0412 | 0413 | 0414 | 0415 | 0416 | 0417 | 0418 | 0419 | 0420 | 0421 | 0422 | 0423 | 0424 | 0425 | 0426 | 0427 | 0428 | 0429 | 0430 | 0431 | 0432 | 0433 | 0434 | 0435 | 0436 | 0437 | 0438 | 0439 | 0440 | 0441 | 0442 | 0443 | 0444 | 0445 | 0446 | 0447 | 0448 | 0449 | 0450 | 0451 | 0452 | 0453 | 0454 | 0455 | 0456 | 0457 | 0458 | 0459 | 0460 | 0461 | 0462 | 0463 | 0464 | 0465 | 0466 | 0467 | 0468 | 0469 | 0470 | 0471 | 0472 | 0473 | 0474 | 0475 | 0476 | 0477 | 0478 | 0479 | 0480 | 0481 | 0482 | 0483 | 0484 | 0485 | 0486 | 0487 | 0488 | 0489 | 0490 | 0491 | 0492 | 0493 | 0494 | 0495 | 0496 | 0497 | 0498 | 0499 | 0500 | 0501 | 0502 | 0503 | 0504 | 0505 | 0506 | 0507 | 0508 | 0509 | 0510 | 0511 | 0512 | 0513 | 0514 | 0515 | 0516 | 0517 | 0518 | 0519 | 0520 | 0521 | 0522 | 0523 | 0524 | 0525 | 0526 | 0527 | 0528 | 0529 | 0530 | 0531 | 0532 | 0533 | 0534 | 0535 | 0536 | 0537 | 0538 | 0539 | 0540 | 0541 | 0542 | 0543 | 0544 | 0545 | 0546 | 0547 | 0548 | 0549 | 0550 | 0551 | 0552 | 0553 | 0554 | 0555 | 0556 | 0557 | 0558 | 0559 | 0560 | 0561 | 0562 | 0563 | 0564 | 0565 | 0566 | 0567 | 0568 | 0569 | 0570 | 0571 | 0572 | 0573 | 0574 | 0575 | 0576 | 0577 | 0578 | 0579 | 0580 | 0581 | 0582 | 0583 | 0584 | 0585 | 0586 | 0587 | 0588 | 0589 | 0590 | 0591 | 0592 | 0593 | 0594 | 0595 | 0596 | 0597 | 0598 | 0599 | 0600 | 0601 | 0602 | 0603 | 0604 | 0605 | 0606 | 0607 | 0608 | 0609 | 0610 | 0611 | 0612 | 0613 | 0614 | 0615 | 0616 | 0617 | 0618 | 0619 | 0620 | 0621 | 0622 | 0623 | 0624 | 0625 | 0626 | 0627 | 0628 | 0629 | 0630 | 0631 | 0632 | 0633 | 0634 | 0635 | 0636 | 0637 | 0638 | 0639 | 0640 | 0641 | 0642 | 0643 | 0644 | 0645 | 0646 | 0647 | 0648 | 0649 | 0650 | 0651 | 0652 | 0653 | 0654 | 0655 | 0656 | 0657 | 0658 | 0659 | 0660 | 0661 | 0662 | 0663 | 0664 | 0665 | 0666 | 0667 | 0668 | 0669 | 0670 | 0671 | 0672 | 0673 | 0674 | 0675 | 0676 | 0677 | 0678 | 0679 | 0680 | 0681 | 0682 | 0683 | 0684 | 0685 | 0686 | 0687 | 0688 | 0689 | 0690 | 0691 | 0692 | 0693 | 0694 | 0695 | 0696 | 0697 | 0698 | 0699 | 0700 | 0701 | 0702 | 0703 | 0704 | 0705 | 0706 | 0707 | 0708 | 0709 | 0710 | 0711 | 0712 | 0713 | 0714 | 0715 | 0716 | 0717 | 0718 | 0719 | 0720 | 0721 | 0722 | 0723 | 0724 | 0725 | 0726 | 0727 | 0728 | 0729 | 0730 | 0731 | 0732 | 0733 | 0734 | 0735 | 0736 | 0737 | 0738 | 0739 | 0740 | 0741 | 0742 | 0743 | 0744 | 0745 | 0746 | 0747 | 0748 | 0749 | 0750 | 0751 | 0752 | 0753 | 0754 | 0755 | 0756 | 0757 | 0758 | 0759 | 0760 | 0761 | 0762 | 0763 | 0764 | 0765 | 0766 | 0767 | 0768 | 0769 | 0770 | 0771 | 0772 | 0773 | 0774 | 0775 | 0776 | 0777 | 0778 | 0779 | 0780 | 0781 | 0782 | 0783 | 0784 | 0785 | 0786 | 0787 | 0788 | 0789 | 0790 | 0791 | 0792 | 0793 | 0794 | 0795 | 0796 | 0797 | 0798 | 0799 | 0800 | 0801 | 0802 | 0803 | 0804 | 0805 | 0806 | 0807 | 0808 | 0809 | 0810 | 0811 | 0812 | 0813 | 0814 | 0815 | 0816 | 0817 | 0818 | 0819 | 0820 | 0821 | 0822 | 0823 | 0824 | 0825 | 0826 | 0827 | 0828 | 0829 | 0830 | 0831 | 0832 | 0833 | 0834 | 0835 | 0836 | 0837 | 0838 | 0839 | 0840 | 0841 | 0842 | 0843 | 0844 | 0845 | 0846 | 0847 | 0848 | 0849 | 0850 | 0851 | 0852 | 0853 | 0854 | 0855 | 0856 | 0857 | 0858 | 0859 | 0860 | 0861 | 0862 | 0863 | 0864 | 0865 | 0866 | 0867 | 0868 | 0869 | 0870 | 0871 | 0872 | 0873 | 0874 | 0875 | 0876 | 0877 | 0878 | 0879 | 0880 | 0881 | 0882 | 0883 | 0884 | 0885 | 0886 | 0887 | 0888 | 0889 | 0890 | 0891 | 0892 | 0893 | 0894 | 0895 | 0896 | 0897 | 0898 | 0899 | 0900 | 0901 | 0902 | 0903 | 0904 | 0905 | 0906 | 0907 | 0908 | 0909 | 0910 | 0911 | 0912 | 0913 | 0914 | 0915 | 0916 | 0917 | 0918 | 0919 | 0920 | 0921 | 0922 | 0923 | 0924 | 0925 | 0926 | 0927 | 0928 | 0929 | 0930 | 0931 | 0932 | 0933 | 0934 | 0935 | 0936 | 0937 | 0938 | 0939 | 0940 | 0941 | 0942 | 0943 | 0944 | 0945 | 0946 | 0947 | 0948 | 0949 | 0950 | 0951 | 0952 | 0953 | 0954 | 0955 | 0956 | 0957 | 0958 | 0959 | 0960 | 0961 | 0962 | 0963 | 0964 | 0965 | 0966 | 0967 | 0968 | 0969 | 0970 | 0971 | 0972 | 0973 | 0974 | 0975 | 0976 | 0977 | 0978 | 0979 | 0980 | 0981 | 0982 | 0983 | 0984 | 0985 | 0986 | 0987 | 0988 | 0989 | 0990 | 0991 | 0992 | 0993 | 0994 | 0995 | 0996 | 0997 | 0998 | 0999 | 1000 |
|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|------|

ADPSUB780  
LIS

ACKMSG  
LIS

MCF790  
SQL

MCDEF  
MDL

ADPERR750  
LIS

ADPSUB730  
LIS

CSPDEF  
SQL

CLUMBX  
SQL

ADPERR780  
LIS

ADPSUB750  
LIS

CLUSTMAC  
MAR

CLUSTER  
SQL